

Sterownik silnika CMMP-AS-C5-11A-P3-M3

Numer produktu: 1501327

FESTO



Karta danych

| Cechy | Wartość |
|------------------------------------------------------------------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| Typ mocowania | na płycie przyłączeniowej przykręcany |
| Waga produktu | 3450 g |
| Wskaźnik | Wyświetlacz siedmiosegmentowy |
| Certyfikacja | RCM Mark c UL us - Listed (OL) |
| Znak CE (patrz deklaracja zgodności) | Zgodnie z dyrektywą kompatybilności elektromagnetycznej UE Zgodnie z dyrektywą maszynową UE Zgodnie z dyrektywą niskonapięciową UE zgodnie z dyrektywą UE RoHS |
| Znak UKCA (patrz deklaracja zgodności) | wg przepisów UK dot. EMV wg przepisów UK dot. maszyn wg przepisów UK dot. urządzeń elektrycznych wg przepisów UK RoHS |
| Temperatura przechowywania | -25 °C ... 70 °C |
| Temperatura otoczenia | 0 °C ... 40 °C |
| Względna wilgotność powietrza | 0 - 90% |
| Stopień ochrony | IP10 IP20 |
| Stopień zanieczyszczenia | 2 |
| Informacja o materiałach | Zgodność z dyrektywą RoHS |
| Zgodność z LABS | VDMA24364-strefa III |
| Fazy, znamionowe napięcie robocze | 3-fazowy |
| Napięcie znamionowe AC | 400 V |
| Dopuszczalne wahania napięcia | +/- 10 % |
| Częstotliwość sieci | 50 Hz ... 60 Hz |
| Prąd znamionowy | 5,5 A |
| Filtr sieciowy | Zintegrowany |
| Maks. napięcie obwodu pośredniego DC | 560 V |
| Rezystor hamowania | 68 Ohm |
| Moc rezystora hamowania | 8,5 kVA |
| Napięcie nominalne, zasilanie logiki DC | 24 V |
| Dopuszczalny zakres napięcia zasilania logiki | ± 20% |
| Maks. pobór prądu, zasilanie układu logicznego bez hamulca zaciskowego | 1 A |
| Zakres napięcia wyjściowego AC | 3x 0 - 360 V |
| Znamionowe wyjściowe natężenie prądu | 5 A |
| Prąd znamionowy na fazę, efektywny | 5 A |

| Cechy | Wartość |
|----------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| Prąd szczytowy na fazę, skuteczny | 15 A |
| Maks. czas trwania prądu szczytowego | 5 s |
| Moc znamionowa sterownika | 3000 VA |
| Moc szczytowa | 6000 VA |
| Częstotliwość wyjściowa | 0 Hz ... 1000 Hz |
| Złącze do parametryzacji | Parametryzacja i uruchamianie USB Ethernet |
| Złącze magistrali polowej | CANopen DeviceNet EtherCAT EtherNet/IP Modbus/TCP PROFINET Profibus DP |
| Profil komunikacji | DS301/DSP402 FHPP |
| Interfejs między procesami | Sprzęg WE/WY do 256 rekordów pozycji |
| Maks. prędkość transmisji magistrali polowej | 1 Mbit/s |
| Przylącze do magistrali | Wtyczka 9-pin Sub-D |
| Interfejs enkodera, wyjście, właściwości | Rozdzielczość 16384 impulsów na obrót |
| Interfejs enkodera, wyjście, funkcja | Zwracanie wartości rzeczywistej (zamknięta pętla) za pomocą sygnałów enkodera w trybie regulacji prędkości obrotowej. Zadajnik do następnego napędu podrzędnego (slave). |
| Interfejs enkodera, wejście, właściwości | 3-fazowe sygnały enkodera EnDat HIPERFACE RS422 SINCOS |
| Interfejs enkodera, wejście, funkcja | Wartość zadana prędkości obrotowej jako sygnał enkodera Jako ustawienie prędkości obrotowej napędu Slave w trybie synchronicznym. |
| Liczba cyfrowych wejść logicznych | 10 |
| Właściwości wejścia logicznego | galwanicznie odseparowane dowolna konfiguracja |
| Obszar roboczy wejścia logicznego | 8 V ... 30 V |
| Liczba cyfrowych wyjść logicznych 24 V DC | 5 |
| Właściwości cyfrowych wyjść logicznych | galwanicznie odseparowane częściowo dowolna konfiguracja |
| Maks. prąd cyfrowych wyjść logicznych | 100 mA |
| Liczba analogowych wejść wartości zadanych | 2 |
| Właściwości wejść wartości zadanych | Wejścia różnicowe możliwość konfigurowania dla prędkości obrotowej możliwość konfigurowania dla prądu |
| Zakres roboczy wejścia wartości zadanej | ± 10 V |
| Impedancja, wejście wartości zadanej | 20 kOhm |
| Liczba wyjść monitora analogowego | 2 |
| Zakres roboczy wyjść monitora | ± 10 V |
| Rozdzielczość wyjść monitora | 9 bit |
| Właściwości wyjść monitora | zabezpieczenie przed zwarciem |